		Guía D	ocente		
	Datos	Identificativos			2013/14
Asignatura (*)	Arquitectura de Computadores			Código	614G01033
Titulación					
		Descr	iptores		
Ciclo	Período	Cu	rso	Tipo	Créditos
Grao	2º cuadrimestre	Ter	ceiro	Obrigatoria	6
Idioma	CastelánGalego	,	'		'
Prerrequisitos					
Departamento	Electrónica e Sistemas				
Coordinación	Doallo Biempica, Ramon		Correo electró	nico ramon.doallo@u	udc.es
Profesorado	Doallo Biempica, Ramon Correo electrónico ramon.doallo@udc.es			udc.es	
	Touriño Dominguez, Juan juan.tourino@udc.es			dc.es	
Web	campusvirtual.udc.es/moodle/				
Descrición xeral	- Arquitecturas microprocesador (microprocesadores comerciales, multithreading, multicore)				
	- Arquitecturas multiprocesador				

	Competencias da titulación
Código	Competencias da titulación

Resultados da aprendizaxe			
Competencias de materia (Resultados de aprendizaxe)	Com	petenci	as da
	t	itulació	n
Capacidade de analizar e avaliar arquitecturas de computadores, incluíndo plataformas paralelas e distribuídas, así como	A33		
desenvolver e optimizar sóftware para elas			
Dominar a expresión e a comprensión de forma oral e escrita dun idioma estranxeiro.			
Utilizar as ferramentas básicas das tecnoloxías da información e as comunicacións (TIC) necesarias para o exercicio da súa			
profesión e para a aprendizaxe ao longo da súa vida.			
Desenvolverse para o exercicio dunha cidadanía aberta, culta, crítica, comprometida, democrática e solidaria, capaz de			
analizar a realidade, diagnosticar problemas, formular e implantar solucións baseadas no coñecemento e orientadas ao ben			
común.			
Valorar criticamente o coñecemento, a tecnoloxía e a información dispoñible para resolver os problemas con que se deben			
enfrontar.			
Asumir como profesional e cidadán a importancia da aprendizaxe ao longo da vida.			
Valorar a importancia que ten a investigación, a innovación e o desenvolvemento tecnolóxico no avance socioeconómico e			
cultural da sociedade.			
Capacidade de resolución de problemas		B1	
Traballo en equipo		B2	
Capacidade de análise e síntese		В3	
Capacidade para organizar e planificar		B4	
Habilidades de xestión da información		B5	
Capacidade para xerar novas ideas (creatividade)		В9	
Expresarse correctamente, tanto de forma oral coma escrita, nas linguas oficias da comunidade autónoma.			
Preocupación pola calidade		В7	
Capacidade de traballar nun equipo interdisciplinar		В8	
Expresarse correctamente, tanto de forma oral coma escrita, nas linguas oficiais da comunidade autónoma.			C1
Dominar a expresión e a comprensión de forma oral e escrita dun idioma estranxeiro.			C2
Valorar criticamente o coñecemento, a tecnoloxía e a información dispoñible para resolver os problemas cos que deben			C6
enfrontarse.			



Valorar a importancia que ten a investigación, a innovación e o desenvolvemento tecnolóxico no avance socioeconómico e C8 cultural da sociedade.

	Contidos
Temas	Subtemas
Arquitectura microprocesador e multinúcleo.	1.1. Introducción ao procesamento paralelo: condicións e granularidade do
	paralelismo; taxonomía de Flynn.
	1.2. Paralelismo a nivel de instrucción: planificación estática e dinámica, predicación e
	especulación.
	1.3. Multithreading
	1.4. Procesadores multinúcleo
	1.5. Exemplos comerciais.
2. Arquitecturas paralelas.	2.1. Introducción: clasificación, lista Top500, aplicacións
	2.2. Redes de interconexión
	2.3. Coherencia caché

Plani	ficación		
Metodoloxías / probas	Horas presenciais	Horas non presenciais / traballo autónomo	Horas totais
Prácticas de laboratorio	14	42	56
Sesión maxistral	21	42	63
Proba obxectiva	2	0	2
Traballos tutelados	7	21	28
Atención personalizada	3	0	3

	Metodoloxías
Metodoloxías	Descrición
Prácticas de	- Optimización do rendemento facendo énfase no aproveitamento do paralelismo a nivel de instrución ou a nivel de thread nun
laboratorio	procesador.
	- Programación avanzada de arquitecturas paralelas utilizando la biblioteca de paso de mensajes MPI (Message-Passing
	Interface)
Sesión maxistral	Exposición oral complementada con el uso de las TIC, acompañada de preguntas dirigidas a los estudiantes para afianzar la
	discusión y conocimientos con el fin de mejorar el aprendizaje. Puede haber debates sobre cuestiones del ámbito de trabajo.
Proba obxectiva	Prueba sobre los conceptos teóricos presentados en las sesiones magistrales.
Traballos tutelados	- Se realizarán trabajos en grupos reducidos que consistirán en la resolución de problemas sobre la temática de la asignatura
	bajo la supervisión del profesor.

	Atención personalizada
Metodoloxías	Descrición

Proba obxectiva	Prácticas de laboratorio:
Prácticas de	Análisis con el estudiante del trabajo que está realizando, y la defensa de su práctica una vez ha terminado.
laboratorio	
Traballos tutelados	Trabajos tutelados:
	Los problemas propuestos se resolverán en clases de trabajo en grupos reducidos.
	Sesión maxistral:
	Atención personal en horas de tutoría para aclarar dudas surgidas en el seguimiento durante el curso de la materia.
	Prueba objetiva:
	Revisión de los ejercicios realizados.

	Avaliación	
Metodoloxías	Descrición	Cualificación
Proba obxectiva	Prueba sobre los contenidos trabajados en las sesiones magistrales.	60
Prácticas de	- Optimización del rendimiento haciendo énfasis en el aprovechamiento del paralelismo a nivel de instrucción	40
laboratorio	o a nivel de thread en un procesador.	
	- Programación avanzada de arquitecturas paralelas utilizando la biblioteca de paso de mensajes MPI	
	(Message-Passing Interface)	
	Se valora su correcto funcionamiento, la estructuración del código, la comprensión de los conceptos trabajados.	
Traballos tutelados	Resolución de problemas o realización de pequeños trabajos sobre la temática de la asignatura bajo la supervisión del profesor.	0
Outros		

Observacións avaliación

- * En el caso de la asignatura ofertada como optativa en el itinerario de Tecnologías de la Información, los porcentajes de calificación serán:
- Prácticas de laboratorio: 30%
- Prueba objetiva: 50%
- Trabajos tutelados: 20% (en este caso se valora la realización de trabajos individuales o en grupos reducidos directamente relacionados con los contenidos de la materia)
- * Consideraciones generales: La evaluación de los alumnos consistirá en la suma de calificaciones obtenidas con una prueba escrita al final del curso, prácticas de laboratorio y trabajos tutelados (en su caso). Es necesario entregar y aprobar las prácticas para superar la asignatura. La evaluación de las prácticas se realiza a lo largo del curso (en evaluación continua).
- La evaluación del profesorado se realizará a través de las encuestas de evaluación docente, a cubrir por todos los alumnos de la asignatura.
- *Aspectos y criterios de evaluación: es condición necesaria para aprobar tener una calificación mínima de 5 sobre 10 en la valoración de las prácticas.

	Fontes de información
Bibliografía básica	- Ortega, J., Anguita, M. y Prieto, A. (2005). Arquitectura de Computadores. Thomson
	- Hennessy, J. L. y Patterson, D. A. (1996). Computer Architecture: A Quantitative Approach. Morgan Kaufmann
	- Patterson, D. A. y Hennessy, J. L. (2000). Estructura y Diseño de Computadores. Reverté
	- Stallings, W. (2006). Organización y arquitectura de computadores. Reverté



Bibliografía complementaria	- Sima, D. , Fountain, T. y Kacsuk, P. (1997). Advanced Computer Architecture. Addison-Wesley
	- Culler, D. E. y Singh, J. P. (1999). Parallel Computer Architecture: a Hardware/Software Approach. Morgan
	Kaufmann
	- Hwang, K. y Xu, Z. (1998). Scalable Parallel Computing. McGraw-Hill
	- Tannebaum, A. S. (1999). Structured Computer Organization. Prentice Hall

Recomendacións
Materias que se recomenda ter cursado previamente
Enxeñaría de Infraestructuras Informáticas/614G01059
Sistemas Empotrados/614G01060
Materias que se recomenda cursar simultaneamente
Codiseño Hardware/software/614G01031
Dispositivos Hardware e Interfaces/614G01032
Materias que continúan o temario
Estrutura de Computadores/614G01012
Concorrencia e Paralelismo/614G01018
Observacións

(*)A Guía docente é o documento onde se visualiza a proposta académica da UDC. Este documento é público e non se pode modificar, salvo casos excepcionais baixo a revisión do órgano competente dacordo coa normativa vixente que establece o proceso de elaboración de guías