



Guía Docente				
Datos Identificativos				2015/16
Asignatura (*)	Electrónica Analóxica	Código	770G01022	
Titulación				
Descritores				
Ciclo	Período	Curso	Tipo	Créditos
Grao	1º cuatrimestre	Terceiro	Obrigatoria	6
Idioma	Castelán			
Modalidade docente	Presencial			
Prerrequisitos				
Departamento	Enxeñaría Industrial			
Coordinación	Perez Serantes, Roberto Jose	Correo electrónico	roberto.perez@udc.es	
Profesorado	Perez Serantes, Roberto Jose	Correo electrónico	roberto.perez@udc.es	
Web	campusvirtual.udc.es/moodle/			
Descrición xeral	<p>Coñecer os fundamentos tecnolóxicos e modelos propios dos circuitos integrados analóxicos.</p> <p>Analizar e deseñar etapas electrónicas analóxicas lineais e non lineais con amplificadores operacionais e díodos e/ou transistores. Coñecer os bloques e circuitos dos filtros activos e pasivos e analizar/deseñar os seus elementos. Manexar con soltura os equipos e instrumentos propios dun laboratorio de electrónica analóxica. Saber utilizar ferramentas de simulación por computador aplicadas a circuitos electrónicos analóxicos. Deseñar sistemas electrónicos analóxicos.</p>			

Competencias / Resultados do título	
Código	Competencias / Resultados do título

Resultados da aprendizaxe			
Resultados de aprendizaxe	Competencias / Resultados do título		
Coñece os fundamentos tecnolóxicos e modelos propios dos circuitos integrados analóxicos.	A3	B1	C2
	A4	B2	C3
	A25	B3	C6
	A29	B4	
	A30	B5	
		B6	
		B7	
Analiza e deseña etapas electrónicas analóxicas lineais e non lineais con amplificadores operacionais e transistores.	A3	B1	C2
	A4	B2	C3
	A25	B3	C6
	A29	B4	
	A30	B5	
		B6	
		B7	
Coñece os bloques e circuitos das fontes de alimentación lineais e non lineais e deseña os seus elementos.	A3	B1	C2
	A4	B2	C3
	A25	B3	C6
	A29	B4	
	A30	B5	
		B6	
		B7	



Deseña sistemas electrónicos analóxicos.	A3 A4 A25 A29 A30	B1 B2 B3 B4 B5 B6 B7	C2 C3 C6
Manexa con soltura os equipos e instrumentos propios dun laboratorio de electrónica analóxica.	A3 A4 A25 A29 A30	B1 B2 B3 B4 B5 B6 B7	C2 C3 C6
Sabe utilizar ferramentas de simulación por computador aplicadas a circuitos electrónicos analóxicos.	A3 A4 A25 A29 A30	B1 B2 B3 B4 B5 B6 B7	C2 C3 C6

Contidos	
Temas	Subtemas
1. Amplificador Operacional Real.	1.1. O amplificador operacional ideal. 1.2. Desviacións dos amplificadores operacionais en traballo lineal. 1.3. Análise en gran sinal. 1.4. Erros en continua. 1.5. Simulación de circuitos con amplificadores operacionais.
2. Circuitos Lineais e non lineais con amplificadores operacionais.	2.1. Circuitos lineais avanzados. 2.2. Rectificadores de precisión. 2.3. Amplificadores de ganancia conmutada. 2.4. Detectores de pico de precisión. 2.5. Circuitos de mostraxe e retención. 2.6. Circuitos fixadores de precisión 2.7. Circuitos comparadores e Schmitt trigger.
3. Filtros.	3.1. Filtros pasivos. 3.2. Función de transferencia. 3.3. Diagramas asintóticos de Bode. 3.4. Filtros activos de primeira orde e segundo orde. 3.5. Filtros de orde superior. Análisis e deseño. 3.6. Outros tipos de Filtros. 3.7. Software de deseño de filtros
4. Análise de resposta en frecuencia de circuitos electrónicos.	4.1. Deseño de amplificadores con realimentación. 4.2. Resposta en frecuencia e resposta transitoria. 4.3. Efectos da realimentación sobre as posicións dos polos. 4.4. Marxe de ganancia e marxe de fase. 4.5. Compensación por polo dominante. 4.6. Exemplos de amplificadores integrados con realimentación.



5. Osciladores.	<p>5.1. Osciladores senoidais.</p> <p>5.2. Principios do oscilador.</p> <p>5.3. O oscilador en ponte de Wien.</p> <p>5.4. Circuito resoante serie e paralelo.</p> <p>5.5. Multivibradores astables e monoestables.</p> <p>5.6. O 555.</p> <p>5.7. Multivibradores con 555.</p> <p>5.8. VCO.</p> <p>4.9. Osciladores LC.</p> <p>4.10. Osciladores a cristal.</p>
6. Circuitos integrados analóxicos.	<p>6.1. Circuitos integrados analóxicos. O amplificador operacional. Outros tipos de Amplificadores. Encapsulados.</p> <p>6.2. O AO 741. O LM324.</p> <p>6.3. O TL081. O TL084.</p> <p>6.4. O AO de Potencia.</p> <p>6.5. O LM339.</p> <p>6.6. IC referencias de tensión.</p>
7. Fontes de Alimentación.	<p>7.1 Fontes de alimentación lineais.</p> <p>7.2 Fontes de alimentación conmutadas.</p> <p>7.3 Circuitos intagrados reguladores de tensión lineais.</p> <p>7.4 LDO.</p> <p>7.5 Circuitos intagrados reguladores de tensión conmutados.</p> <p>7.5.1 Redutores de tensión.</p> <p>7.5.2 Elevadores de tensión.</p> <p>7.5.3 Redutores-Elevadores de tensión.</p>
8. Amplificadores de Potencia.	<p>8.1. Etapas de saída.</p> <p>8.2. Consideracións térmicas.</p> <p>8.3. Dispositivos de potencia.</p> <p>8.4. Etapas de saída de clase A.</p> <p>8.5. Amplificadores de clase B.</p> <p>8.6. Outras Etapas de saída.</p> <p>8.7. Etapas de saída clase D</p>

Planificación				
Metodoloxías / probas	Competencias / Resultados	Horas lectivas (presenciais e virtuais)	Horas traballo autónomo	Horas totais
Prácticas a través de TIC	A4 A25 A30 B3 B5 B6 B7 C3 C6	0	10	10
Prácticas de laboratorio	A3 A29 B1	9	10	19
Proba obxectiva	B4	4	25	29
Sesión maxistral	B2 C2	21	18	39
Proba de resposta múltiple	A25 B1	1	5	6
Presentación oral	A4 A25 B2 B3 B4 B5 B6 B7 C2 C3 C6	1	5	6
Solución de problemas	A3 A25 A29 A30 B1 B5 B6 C3	19	18	37
Atención personalizada		4	0	4

\*Os datos que aparecen na táboa de planificación son de carácter orientativo, considerando a heteroxeneidade do alumnado



Metodoloxías	
Metodoloxías	Descrición
Prácticas a través de TIC	Durante o curso propoñeranse problemas para que os alumnos os resolvan de forma teórica e práctica mediante simulación. A súa realización é voluntaria e avaliada. Unha solución detallada de cada problema proposto publicarase na FV para a autoevaluación do alumno. Unha das prácticas de laboratorio realízase de forma non presencial realizando un tutorial para a aprendizaxe básica de creación e análise de circuitos electrónicos con Orcad Pspice.
Prácticas de laboratorio	Consistirá na montaxe real e simulación de circuitos electrónicos básicos utilizando os aparatos de medida e de alimentación básicos (osciloscopio, fonte alimentación, xerador de sinal e polímetro) e o programa de simulación electrónica Orcad Pspice.
Proba obxectiva	A proba obxectiva escrita ten o obxectivo de comprobar se o alumno adquiriu as competencias fixadas como obxectivo desta materia. Haberá polo menos un exame parcial.
Sesión maxistral	Nas sesións maxistras desenvólvense os contidos da materia tanto a nivel teórico como práctico.
Proba de resposta múltiple	Realizaranse probas de resposta múltiple, para a comprobación dos coñecementos adquiridos, de forma periódica, nas horas de clase e/ou ao mesmo tempo que as probas obxectivas.
Presentación oral	Exposición audiovisual dalgún tema ou parte dun mesmo, cunha información previamente recompilada polo alumno utilizando de xeito preferente as TIC. Realizarase en grupos con número de membros axeitado á tarefa.
Solución de problemas	Durante as sesións maxistras fórmulanse supostos prácticos para a súa resolución. Na devandita resolución foméntase a participación do alumno.

Atención personalizada	
Metodoloxías	Descrición
Sesión maxistral Solución de problemas Presentación oral Proba de resposta múltiple Prácticas de laboratorio Prácticas a través de TIC Proba obxectiva	Asociadas ás leccións Maxistras, presentación oral e as sesións prácticas, cada alumno dispón para a resolución das súas posibles dúbidas e/ou problemas, das correspondentes sesións de tutoría personalizada.

Avaliación			
Metodoloxías	Competencias / Resultados	Descrición	Cualificación
Presentación oral	A4 A25 B2 B3 B4 B5 B6 B7 C2 C3 C6	Exposición audiovisual dun tema ou parte dun mesmo, cunha información previamente recompilada polo alumno utilizando de xeito preferente as TIC. Realizarase en grupos con número de membros axeitado á tarefa.  A nota obtida na Presentación oral, non se garda para o curso seguinte.	7
Proba de resposta múltiple	A25 B1	Realizaranse dúas probas de resposta múltiple, para a comprobación dos coñecementos adquiridos, unha con cada parcial.	20



Prácticas de laboratorio	A3 A29 B1	<p>A súa realización con asistencia e aproveitamento axeitado, terá unha valoración de 6 puntos (se o alumno/a non tivo ningunha falta de asistencia), 5 puntos (se o alumno/a tivo unha falta de asistencia) e en caso de ter 2 ou máis faltas obterá un No Apto, (terá dereito a un exame de prácticas, unha vez que realice o exame final e obteña unha cualificación suficiente nese final).</p> <p>Na última práctica inclúiranse uns exercicios de prácticas puntuables dende 0 a 2 puntos máximo, a realizar polos alumnos que obtivesen un aprobado nas prácticas.</p> <p>O aprobado en prácticas é imprescindible para aprobar a materia.</p> <p>A nota obtida nas Prácticas de Laboratorio gárdase para o curso seguinte.</p>	8
Prácticas a través de TIC	A4 A25 A30 B3 B5 B6 B7 C3 C6	<p>Durante o curso propoñeranse problemas para que os alumnos os resolvan de forma teórica e práctica mediante simulación.</p> <p>A nota obtida nas Prácticas a través de TIC, non se garda para o curso seguinte.</p>	15
Proba obxectiva	B4	<p>As probas obxectivas escritas teñen o obxectivo de comprobar se o alumno/a adquiriu as competencias fixadas como obxectivo desta materia.</p> <p>Realízanse un primeiro parcial durante o curso e un segundo parcial, dentro do exame final. Cada parcial valerá 35 puntos máximo, (terá 25 puntos de proba obxectiva, máis 10 puntos dunha proba de resposta múltiple).</p> <p>Os que suspendesen o primeiro parcial, terán que recuperalo no exame final.</p> <p>O exame de Xullo terá a mesma estrutura.</p> <p>Se algún alumno aproba algún dos dous parciais, durante o curso ou en Xuño, pero non aproba a materia, ese parcial gárdase para Xullo.</p> <p>Os parciais non se gardan para o curso seguinte.</p>	50
Outros			

### Observacións avaliación

Para aprobar a materia hai que

obter unha puntuación mínima de 50 puntos sobre 100. A nota final obterase sumando as puntuacións obtidas en Prácticas a través de TIC, Prácticas de laboratorio, Presentación Oral, Proba de resposta múltiple e Proba obxectiva, sempre e cando se cumpran as seguintes condicións:

Que se realizen e aprobadas as Prácticas de laboratorio e polo menos unha das seguintes:

- Que se haxa aprobado (puntuación mínima 17,5) o primeiro exame parcial.
- Que se haxa aprobado (puntuación mínima 17,5) o segundo exame parcial.
- 

Se se cumpre que a puntuación obtida en cada un dos parciais é maior ou igual que 14 puntos; que a suma de todas as notas sexa maior ou igual que 50 puntos.

### Fontes de información



<b>Bibliografía básica</b>	Hambley, Allan (2002). Electrónica. Prentice-VestíbuloFranco, Sergio. Deseño con amplificadores operacionais e circuítos integrados analóxicos. McGraw HillNorbert R. Malik, Circuítos Electrónicos Análise, Simulación e Deseño, Prentice Hall, 1998. Recursos dispoñibles na Facultade Virtualde a UDC (titoriais, problemas, software, FAQ, tutorias online etc.)
<b>Bibliografía complementaria</b>	Roy W. Godoy, OrCAD PSpice para Windows Volume I: Circuítos DC e AC, Prentice Hall, 2003, Capítulo de libro,Roy W. Godoy, OrCAD PSpice para Windows Volume II: Dispositivos, circuítos e amplificadores operacionais, Prentice Hall, 2003, Capítulo de libro,

## Recomendacións

### Materias que se recomenda ter cursado previamente

FUNDAMENTOS DA ELECTRICIDADE/730G03012

Fundamentos de Automática/770G01017

Fundamentos de Electrónica/770G01018

### Materias que se recomenda cursar simultaneamente

### Materias que continúan o temario

### Observacións

(\*A Guía docente é o documento onde se visualiza a proposta académica da UDC. Este documento é público e non se pode modificar, salvo casos excepcionais baixo a revisión do órgano competente dacordo coa normativa vixente que establece o proceso de elaboración de guías