



Teaching Guide				
Identifying Data				2015/16
Subject (*)	Sistemas Dixitais I	Code	770G01026	
Study programme	Grao en Enxeñaría Electrónica Industrial e Automática			
Descriptors				
Cycle	Period	Year	Type	Credits
Graduate	2nd four-month period	Third	Obligatoria	6
Language	Spanish			
Teaching method	Face-to-face			
Prerequisites				
Department	Enxeñaría Industrial			
Coordinador	Meizoso López, Maria del Carmen	E-mail	carmen.meizoso@udc.es	
Lecturers	Meizoso López, Maria del Carmen Rodríguez Gómez, Benigno Antonio	E-mail	carmen.meizoso@udc.es benigno.rodriguez@udc.es	
Web				
General description	O obxectivo desta materia é que o alumno coñeza as memorias e os dispositivos lóxicos programables, así como os métodos e ferramentas de deseño de circuitos sobre dispositivos lóxicos programables.			

Study programme competences / results	
Code	Study programme competences / results
A3	Capacidade para realizar medicións, cálculos, valoracións, taxacións, peritaxes, estudos e informes.
A4	Capacidade de xestión da información, manexo e aplicación das especificacións técnicas e da lexislación necesarias no exercicio da profesión.
A5	Capacidade para analizar e valorar o impacto social e medioambiental das solucións técnicas actuando con ética, responsabilidade profesional e compromiso social, e buscando sempre a calidade e mellora continua.
A25	Coñecer os fundamentos e aplicacións da electrónica analóxica.
A26	Coñecer os fundamentos e aplicacións da electrónica dixital e microprocesadores.
A29	Capacidade para deseñar sistemas electrónicos analóxicos, dixitais e de potencia.
A30	Coñecer e ser capaz de modelar e simular sistemas.
A33	Coñecemento aplicado de informática industrial e comunicacións.
B1	Capacidade de resolver problemas con iniciativa, toma de decisións, creatividade e razoamento crítico.
B2	Capacidade de comunicar e transmitir coñecementos, habilidades e destrezas no campo da enxeñaría industrial.
B3	Capacidade de traballar nun contorno multilingüe e multidisciplinar.
B4	Capacidade de traballar e aprender de forma autónoma e con iniciativa.
B5	Capacidade para empregar as técnicas, habilidades e ferramentas da enxeñaría necesarias para a práctica desta.
B6	Capacidade de usar adecuadamente os recursos de información e aplicar as tecnoloxías da información e as comunicacións na enxeñaría.
B7	Capacidade para traballar de forma colaborativa e de motivar un grupo de traballo.
C2	Dominar a expresión e a comprensión de forma oral e escrita dun idioma estranxeiro.
C3	Utilizar as ferramentas básicas das tecnoloxías da información e as comunicacións (TIC) necesarias para o exercicio da súa profesión e para a aprendizaxe ao longo da súa vida.
C6	Valorar criticamente o coñecemento, a tecnoloxía e a información dispoñible para resolver os problemas cos que deben enfrontarse.

Learning outcomes			
Learning outcomes			Study programme competences / results
Adquirir a habilidade para o manexo de ferramentas de simulación de circuitos electrónicos.			A3 A30 A33
	B3		
		C3	



Ser capaz de interpretar as follas de características do fabricante dos compoñentes electrónicos.	A4		
Coñecer o mercado de fabricantes de dispositivos dixitais e ser capaz de acceder ás fontes de información que proporcionan		B6	C2 C6
Aprender o vocabulario técnico en Inglés propio da materia estudada.			C2
Ser capaz de tomar decisións ante un problema específico de deseño electrónico	A5	B1 B2 B4 B5 B7	
Coñecer distintos dispositivos lóxicos programables existentes no mercado e as súas capacidades e funcións.	A25 A26 A29		
Ser capaz de programar os distintos tipos de PLD	A30	B1 B5	
Coñecer as técnicas de conexión de periféricos básicos e do deseño dos seus circuítos.	A26 A30	B2 B4 B7	

Contents	
Topic	Sub-topic
Subject 1. Memories	Introduction. Memory types. Memory organization. Read Only Memories (ROM): Internal structure. Types. Control inputs and timing. Applications. Random Access Memories (RAM):SRAM, DRAM. Internal structure. Timing.
Subject 2. Introduction to Programmable Logic	Programmable circuits features. Steps of design. Applications.
Subject 3. PLD CoolRunner II architecture	Function Blocks. Macrocells. I/O Blocks. Timing model.
Subject 4. Digital systems design with CPLDs.	Synthesis: Examples of macros codes. Synthesis Report. Options. Translate. Fit:Options. Timing report Secuencial systems design: Clock signals. Synchronous circuits design:counters, control circuits, asynchornous inputs, metaestability. Interface between synchronous systems and other circuits. Design of complex systems: Method and practical application.
Subject 5. Architecture of the FPGAs of the family Spartan 3 E of Xilinx	Logic resources.CLB. Internal memories. Clock Circuits. Multipliers. E/S technologies.
Subject 6. Synchronous design with FPGAs	Synchronous design methodology.
Subject 7: Working with files	File declaration. Reading and writing files. Open and close files. Package std_logic_textio. Examples.
Tema 8. Deseño de un controlador VGA	DA converter for VGA into the Nexys 2. Standard VGA. Controller design.
Subject 8. Design of arithmetic systems with programmable logic	Adders. Subtracters. Multipliers. Dividers
Subject 9. Techniques for improving the performance of synchronous systems.	Duplicating states. Pipelining.

Planning				
Methodologies / tests	Competencies / Results	Teaching hours (in-person & virtual)	Student?s personal work hours	Total hours
Guest lecture / keynote speech	A26	21	30	51
Laboratory practice	A29	19	32	51



Supervised projects	A3 A4 A5 A25 A30 A33 B1 B2 B3 B7 C6 C2	7	21	28
Problem solving	B4 B5 B6 C3	4	0	4
Objective test	A26 A29 B1	5	10	15
Personalized attention		1	0	1

(*)The information in the planning table is for guidance only and does not take into account the heterogeneity of the students.

Methodologies	
Methodologies	Description
Guest lecture / keynote speech	Exposición oral e mediante o uso de medios audiovisuais.
Laboratory practice	Desenrolo de prácticas de aplicación dos coñecementos teóricos adquiridos. Manexo do software de simulación e deseño de circuitos dixitais.
Supervised projects	Traballos de realización individual ou en grupo para o deseño dun circuito de complexidade media.
Problem solving	Sesions de realización de exercicios por parte dos alumnos e o profesor.
Objective test	Probas de avaliación que poderán incluír preguntas sobre dos contidos teóricos da asignatura, así como exercicios ou problemas relacionados cos seus contidos.

Personalized attention	
Methodologies	Description
Problem solving Guest lecture / keynote speech Laboratory practice Supervised projects	Os profesores atenderán persoalmente as dúbidas sobre calquera das actividades desenvolvidas ao longo do curso. O horario de tutorías será publicado ao comezo do cuadrimestre na páxina web do centro.

Assessment			
Methodologies	Competencies / Results	Description	Qualification
Supervised projects	A3 A4 A5 A25 A30 A33 B1 B2 B3 B7 C6 C2	Traballo de deseño dun sistema dixital de complexidade media. Avaliarase a correcta aplicación dos conceptos teóricos ao traballo realizado. Será necesario entregar unha memoria explicativa deste.	50
Objective test	A26 A29 B1	Os coñecementos teóricos avaliaranse mediante probas obxectivas. Haberá 2 probas escritas a realizar individualmente por cada alumno. A primeira realizarase unha vez explicados os 2 primeiros temas. Supoñerá un 25% da nota final de teoría. A segunda proba realizarase coincidindo co exame final. Esta proba supoñerá un 75% da nota final de teoría.	50
Others			

Assessment comments



La evaluación de la asignatura consistirá en una evaluación teórica (50%) y otra práctica (50%).

Las calificaciones de las tareas evaluables serán válidas sólo para el curso académico en el que se realicen.

Evaluación teórica

La evaluación teórica consistirá en 2 pruebas parciales:

-La primera se realizará una vez explicados los 2 primeros temas y tendrá un peso del 25% de la nota final de teoría.

-La segunda se realizará coincidiendo con el examen final, y tendrá un peso del 75% de la nota final de teoría.

Cada prueba parcial constará de una parte de preguntas de respuesta corta y/o tipo test y de una parte de resolución problemas.

Evaluación práctica

Se

propondrá la realización de un sistema digital de complejidad media, en el que se evaluará la correcta aplicación de los conceptos teóricos. Al final del cuatrimestre, será preciso entregar una memoria explicativa del mismo. Para alcanzar la máxima nota los circuitos diseñados deben funcionar perfectamente en todos sus aspectos (simulación funcional y temporal). Supondrá un 50 % de la nota final.

Nota final

La nota final se calculará como media aritmética de la parte teórica y práctica.

$$\text{Nota Final} = (\text{Nota final de teoría} + \text{Nota trabajo}) / 2$$

Será necesario alcanzar en ambas partes un mínimo del 40 % de la calificación máxima.

Segunda oportunidad

En la segunda oportunidad, se

realizarán dos pruebas: una teórica y otra práctica. Para realizar la parte práctica es preciso apuntarse, hablando previamente con el profesor.

La teórica consistirá en una prueba objetiva escrita cuestiones teórico-prácticas sobre todo el temario.

Supondrá un 50% de la nota final.

La prueba práctica será un

ejercicio en el Laboratorio, la puntuación de esta parte será del 50% de la nota final.

Para aprobar es preciso obtener al menos un 4 sobre 10 en ambas partes.

Sources of information

Basic	- Jacobo Álvarez Ruiz de Ojeda (2004). Diseño Digital con Lógica Programable. Santiago de Compostela. Tórculo - Jacobo Álvarez Ruiz de Ojeda (2012). Diseño digital con FPGAs. Madrid : Vision Ebooks
Complementary	- Roy W. Goody (2001). OrCAD PSpice for Windows. Prentice Hall - Tocci. Ronald J. (1996). Sistemas Digitales. Prentice Hall

Recommendations

Subjects that it is recommended to have taken before

Fundamentos de Electricidade/770G01013

Fundamentos de Electrónica/770G01018

Electrónica Analóxica/770G01022

Electrónica Dixital/770G01023

Subjects that are recommended to be taken simultaneously

Subjects that continue the syllabus



Sistemas Dixitais II/770G01034

Other comments

Nesta asignatura dase por suposto que o alumno sabe programar en linguaxe VHDL, e manexa o entorno de deseño ISE Web Pack de Xilinx, polo que para matricularse con posibilidades de éxito é preciso haber cursado con aproveitamento Electrónica Dixital, ou ben haber adquirido esos coñecementos previamente.

(*)The teaching guide is the document in which the URV publishes the information about all its courses. It is a public document and cannot be modified. Only in exceptional cases can it be revised by the competent agent or duly revised so that it is in line with current legislation.