



Teaching Guide				
Identifying Data				2017/18
Subject (*)	Digital Electronics	Code	631G02364	
Study programme	Grao en Tecnoloxías Mariñas			
Descriptors				
Cycle	Period	Year	Type	Credits
Graduate	1st four-month period	Third	Obligatoria	6
Language	SpanishGalician			
Teaching method	Face-to-face			
Prerequisites				
Department	Enxeñaría de ComputadoresEnxeñaría Industrial			
Coordinador	Vidal Paz, Jose	E-mail	jose.vidal.paz@udc.es	
Lecturers	Rodríguez Gómez, Benigno Antonio	E-mail	benigno.rodriguez@udc.es	
	Vidal Paz, Jose		jose.vidal.paz@udc.es	
Web				
General description				

Study programme competences	
Code	Study programme competences
A13	CE13 - Levar a cabo automatizacións de procesos e instalacións marítimas.
A15	CE15 - Manexar correctamente a información procedente da instrumentación e sintonizar controladores, no ámbito da súa especialidade.
A18	CE18 - Redacción e interpretación de documentación técnica.
A62	CE52 - Exercer como oficial ETO da Mariña Mercante, logo de superados os requerimentos esixidos pola Administración Marítima
A63	CE53 - Supervisar o funcionamento dos sistemas eléctricos, electrónicos e de control
A64	CE54 - Supervisar o funcionamento dos sistemas de control automático da máquina propulsora principal e sistemas auxiliares
A65	CE55 - Facer funcionar os sistemas xeneradores e os sistemas de distribución
A66	CE56 - Facer funcionar, manter e xestionar os sistemas de enerxía eléctrica de máis de 1000 Voltios
A67	CE57 - Facer funcionar os ordenadores e redes informáticas a bordo dos buques
A68	CE58 - Manter e reparar o equipo eléctrico e electrónico
A69	CE59 - Manter e reparar os sistemas de control automático da máquina propulsora principal e das máquinas auxiliares
A70	CE60 - Manter e reparar os equipos de navegación da ponte e dos sistemas de comunicación do buque
A71	CE61 - Manter e reparar os sistemas eléctricos, electrónicos e automáticos de control da maquinaria de cuberta e do equipo de manipulación da carga
A72	CE62 - Manter e reparar os sistemas de control e seguridade do equipo de fonda
A73	CE63 - Coñecer o balance termo-eléctrico do buque, o sistema de mantemento da carga, así como a xestión eficiente da enerxía respectando o medio ambiente
B1	CT1 - Capacidad para gestionar los propios conocimientos y utilizar de forma eficiente técnicas de trabajo intelectual
B2	CT2 - Resolver problemas de forma efectiva.
B4	CT4 - Traballar de forma autónoma con iniciativa.
B10	CT10 - Comunicar por escrito e oralmente os coñecementos procedentes da linguaxe científica.
B11	CT11 - Capacidade para resolver problemas con iniciativa, toma de decisións, creatividade, razoamento crítico e de comunicar e transmitir coñecementos habilidades e destrezas.
C6	C6 - Valorar criticamente o coñecemento, a tecnoloxía e a información dispoñible para resolver os problemas cos que deben enfrontarse.
C9	CB1 - Demostrar que posúen e comprenden coñecementos na área de estudo que parte da base da educación secundaria xeneral, e que inclúe coñecementos procedentes da vangardia do seu campo de estudo
C10	CB2 - Aplicar os coñecementos no seu traballo ou vocación dunha forma profesional e poseer competencias demostrables por medio da elaboración e defensa de argumentos e resolución de problemas dentro da área dos seus estudos
C11	CB3 - Ter a capacidade de reunir e interpretar datos relevantes para emitir xuícios que inclúan unha reflexión sobre temas relevantes de índole social, científica ou ética
C12	CB4 - Poder transmitir información, ideas, problemas e solucións a un público tanto especializado como non especializado.



C13	CB5 - Ter desenvolvido aquelas habilidades de aprendizaxe necesarias para emprender estudos posteriores con un alto grao de autonomía.
-----	--

Learning outcomes			
Learning outcomes	Study programme competences		
Saber interpretar os planos e esquemas dos circuitos electrónicos do buque	A18 A62	B1 B4 B10 B11	C10 C11 C12 C13
Coñecer o funcionamento dos sistemas electrónicos dixitais	A15 A18 A62 A63 A64		C9
Analizar e sintetizar circuitos electrónicos dixitais	A13	B1 B2 B4 B11	C6 C10 C11 C13
Manexar a instrumentación electrónica básica	A15 A62 A63 A64		
Manexar software específico para a análise de circuitos electrónicos dixitais	A63 A64 A73	B11	
Montar circuitos electrónicos dixitais e detectar e localizar avarías neles	A13 A62 A65 A66 A67 A68 A69 A70 A71 A72		C10

Contents	
Topic	Sub-topic
1. REPRESENTACIÓN DA INFORMACIÓN	1.1. SISTEMAS DE NUMERACIÓN 1.2. CÓDIGOS BINARIOS 1.3. ARITMÉTICA BINARIA
2. INTRODUCCIÓN AOS SISTEMAS DIXITAIS	2.1. SISTEMAS DIXITAIS 2.2. SISTEMAS COMBINACIONAIS E SECUENCIAIS 2.3. FUNCIÓNS LÓXICAS BÁSICAS 2.4. CIRCUITOS INTEGRADOS 2.5. ÁLXEBRA DE BOOLE 2.6. SIMPLIFICACIÓN



3. SISTEMAS COMBINACIONAIS	3.1. INTRODUCCIÓN 3.2. SUMADORES E RESTADORES 3.3. COMPARADORES 3.4. FUNCIÓNS DE RUTA DE DATOS 3.5. MANIPULADORES DE CÓDIGO 3.6. UNIDADE ARITMÉTICO-LÓXICA (ALU)
4. SISTEMAS SECUENCIAIS	4.1. CONCEPTOS BÁSICOS 4.2. BIESTABLES 4.3. SÍNTESIS DE CIRCUITOS SECUENCIAIS SÍNCRONOS 4.4. CONTADORES 4.5. REXISTROS
5. MEMORIAS	5.1. ESTRUCTURA XERAL DUNHA MEMORIA 5.2. TIPOS DE MEMORIAS 5.3. IMPLEMENTACIÓN DE FUNCIÓNS LÓXICAS UTILIZANDO MEMORIAS 5.4. IMPLEMENTACIÓN DE AUTÓMATAS UTILIZANDO MEMORIAS
6. DISPOSITIVOS LÓXICOS PROGRAMABLES	6.1. INTRODUCCIÓN 6.2. PLD 6.3. PLA 6.4. PAL 6.5. FPGA
7. PROCESADORES	7.1. INTRODUCCIÓN 7.2. REPERTORIO DE INSTRUCCIÓN 7.3. MODELO DE EXECUCIÓN 7.4. DIRECCIONAMENTO 7.5. OPERACIÓNS
8. MICROCONTROLADORES	8.1. INTRODUCCIÓN 8.2. TIPOS E APLICACIÓNS 8.3. ARQUITECTURA 8.4. INTERFACES

Planning				
Methodologies / tests	Competencies	Ordinary class hours	Student?s personal work hours	Total hours
Laboratory practice	A13 A15 A18 A62 A63 A64 A65 A66 A67 A68 A69 A70 A71 A72 A73 B1 B4 B10 B11 C10 C11 C12 C13	8	16	24
Problem solving	A13 B1 B2 B4 B11 C6 C10 C11 C12 C13	14	28	42
Objective test	A13 A18 A63 A64 B1 B2 B4 B10 B11 C6 C9 C10 C11 C12 C13	2	6	8
Guest lecture / keynote speech	A15 A18 A62 A63 A64 C9	24	48	72
Personalized attention		4	0	4

(\*)The information in the planning table is for guidance only and does not take into account the heterogeneity of the students.



Methodologies	
Methodologies	Description
Laboratory practice	<p>Proporanse unha serie de prácticas de análise e síntese de circuitos dixitais. Se lle proporcionará ao alumnado o material que precise para que monte os circuitos pola súa conta antes de acudir ao laboratorio, e no laboratorio comprobarase o bo funcionamento deses circuitos. O alumnado deberá detectar e reparar os fallos e avarías que poidesen ter os circuitos, e deberán dar as explicacións que se plantexa o profesor.</p> <p>Ademáis tamén se proporán outras prácticas con PLCs para traballar con sinais dixitais, programando lóxicamente os PLCs.</p>
Problem solving	<p>As clases maxistras combinaranse coa resolución de problemas por parte do alumnado. Esta será a metodoloxía máis potenciada durante o curso. Proporcionaranselle ao alumnado exercicios resoltos, outros exercicios sen resolver para que os intente resolver individualmente fora do aula, e o profesor resolverá no aula aqueles exercicios que o alumnado non foi capaz de resolver pola súa conta.</p>
Objective test	<p>Ao final do cuadrimestre realizarase unha proba escrita que constará basicamente da resolución de problemas sobre os diferentes contidos da materia.</p>
Guest lecture / keynote speech	<p>Realizarase unha explicación introdutoria dos contidos de cada tema. Proporcionaránselle ao alumnado ou ben materiais ou ben indicacións de como consultar fontes adicionais para profundizar no estudo do tema. Os conceptos básicos serán traballados individualmente polo alumnado no aula contando coa asistencia do profesor e utilizando exercicios propostos.</p>

Personalized attention	
Methodologies	Description
Problem solving	<p>SOLUCION DE PROBLEMAS</p>
Guest lecture / keynote speech	<p>A atención personalizada realizarase no aula resolvendo as dúbidas durante a resolución autónoma dos problemas por parte do alumnado.</p> <p>Ademáis tamén se levará a cabo no despacho do profesor nos horarios de titorías.</p> <p>SESION MAXISTRAL</p> <p>Realizarase no despacho do profesor nos horarios de titorías establecido ao comezo de curso e posto en coñecemento do alumnado polos medios apropiados no centro e na plataforma de teleaprendizaxe da universidade.</p>

Assessment			
Methodologies	Competencies	Description	Qualification
Objective test	A13 A18 A63 A64 B1 B2 B4 B10 B11 C6 C9 C10 C11 C12 C13	Consistirá basicamente nunha proba escrita de resolución de problemas.	60
Problem solving	A13 B1 B2 B4 B11 C6 C10 C11 C12 C13	Ao final das clases de problemas o profesor proporá un problema que o alumnado debe resolver no aula e entregar ao final da clase.	20
Laboratory practice	A13 A15 A18 A62 A63 A64 A65 A66 A67 A68 A69 A70 A71 A72 A73 B1 B4 B10 B11 C10 C11 C12 C13	<p>Valorarase a asistencia, a actitude no transcurso das prácticas, e os resultados acadados nas mesmas.</p> <p>O alumnado terá que defender a práctica ante as preguntas do profesor, e demostrar que funciona correctamente, realizando as medidas que precise cos aparatos de medida cos que conta o laboratorio.</p>	20

Assessment comments
Os criterios de avaliación contemplados no cadro A-III/6 do Código STCW e recollido no Sistema de Garantía de Calidade teránse en conta á hora de deseñar e realizar a avaliación.



## Sources of information

<b>Basic</b>	<ul style="list-style-type: none"><li>- Tokheim, Roger L. (2008). Electrónica digital: principios y aplicaciones. McGraw-Hill</li><li>- Floyd, Thomas L. (2006). Fundamentos de sistemas digitales. Prentice Hall</li></ul>
<b>Complementary</b>	<ul style="list-style-type: none"><li>- Maini, Anil K. (2007). Digital electronics. Principles, devices and applications. John Wiley &amp; Sons</li><li>- Axelson, Jan (1997). The microcontroller idea book: circuits, programs &amp; applications. Lakeview Research</li><li>- Ercegovac M., Lang T., Moreno J. (1999). Introduction to digital systems. John Wiley &amp; Sons</li><li>- Alexandres S., Rodríguez-Morcillo C., Muñoz J.D. (2005). Sistemas digitales básicos: una introducción al análisis y al diseño basado en prácticas de laboratorio. Universidad Pontificia de Comillas</li><li>- Dormido S., Canto M.A., Mira J., Delgado A.E. (2002). Estructura y tecnología de computadores. Sanz y Torres</li><li>- Angulo Usategui J.M., García Zubía J. (2002). Sistemas digitales y tecnología de computadores. Paraninfo</li><li>- Baena C., Bellido M.J., Molina A.J., Parra M.P., Valencia M. (2001). Problemas de circuitos y sistemas digitales. McGraw-Hill</li><li>- Martín J.L., Arias J., Bidarte U., Ibáñez P., Lázaro J., Zuloaga A. (2007). Problemas resueltos de electrónica digital. Publicaciones Delta</li></ul>

## Recommendations

### Subjects that it is recommended to have taken before

Informatics/631G02154

Electrotechnology, Electrical Machinery and Electronic Systems for Vessels/631G02253

### Subjects that are recommended to be taken simultaneously

Power and Analogue Electronics/631G02363

Electrical Machinery On Board/631G02365

### Subjects that continue the syllabus

Maritime Installations and Propulsion Systems/631G02357

Electronic Systems for Data Acquisition/631G02562

/

Networks and Communications/631G02366

### Other comments

(\*)The teaching guide is the document in which the URV publishes the information about all its courses. It is a public document and cannot be modified. Only in exceptional cases can it be revised by the competent agent or duly revised so that it is in line with current legislation.