

| | | Guia d | locente | | |
|---|--|--------------------------------|--------------------------------------|----------------------------------|------------------------------------|
| | Datos Identificativos | | | | |
| Asignatura (*) | Programación Paralela Avanzada | | | Código | 614473107 |
| Titulación | Mestrado Universitario en Comp | outación de Altas | s Prestacións / Hig | h Performance Comp | outing (Mod. Presencial) |
| | | Descr | iptores | | |
| Ciclo | Periodo | Cu | rso | Tipo | Créditos |
| Máster Oficial | 2º cuatrimestre | Prin | nero | Optativa | 6 |
| Idioma | CastellanoGallegoInglés | | ' | | |
| Modalidad docente | Híbrida | | | | |
| Prerrequisitos | | | | | |
| Departamento | Departamento profesorado más | terEnxeñaría de | Computadores | | |
| Coordinador/a | Fraguela Rodriguez, Basilio Ber | nardo | Correo electrónico basilio.fraguela@ | | a@udc.es |
| Profesorado | Darriba López, Diego | | Correo electró | electrónico diego.darriba@udc.es | |
| | Fraguela Rodriguez, Basilio Bernardo basi | | basilio.fraguel | basilio.fraguela@udc.es | |
| Web | aula.cesga.es | | | | |
| Descripción general | En esta materia se incrementara | án los conocimie | entos de programa | ción paralela adquirio | los por los alumnos en el |
| cuatrimestre anterior en las asignaturas "Programación paralela" y "Programación de arquitecturas heterogér | | rquitecturas heterogéneas". El | | | |
| | objetivo será que los alumnos aprendan a optimizar códigos paralelos para grandes arquitecturas paralelas o | | | | |
| supercomputadores actuales, usando como base para sus pruebas los recursos proporci | | | onados por el Centro de | | |
| | Supercomputación de Galicia (CESGA) y el Grupo de Arquitectura de Computadores (GAC) de la Universidade da | | | | GAC) de la Universidade da Coruña |
| | (UDC). Se centrará en aquellos aspectos de las aplicaciones paralelas que suelen penalizar el rendimiento, como son la comunicaciones, el balanceo de carga, el acceso a memoria o el manejo de entrada/salida. También se abordara | | | | |
| | | | | rendimiento, como son las | |
| | | | | ılida. También se abordará la | |
| | computación multiplataforma qu | ie permita aprov | echar el paralelisn | no a nivel de tareas e | ntre varios aceleradores hardware, |
| | así como la computación híbrida | a donde una mis | sma aplicación hag | a uso de varios para | digmas de programación paralela |
| | de cara a obtener un buen rendimiento en clústers de sistemas multinúcleo y/o aceleradores hardware. | | | dores hardware. | |

| Plan de contingencia | 1. Modificaciones en los contenidos |
|----------------------|--|
| | No habrá modificaciones de los contenidos. |
| | 2. Metodologías |
| | *Metodologías docentes que se mantienen |
| | - Sesión magistral |
| | - Prácticas de laboratorio |
| | - Trabajos tutelados |
| | *Metodologías docentes que se modifican |
| | Ninguna |
| | 3. Mecanismos de atención personalizada al alumnado |
| | - Canal de Slack o Microsoft Teams de la materia : en cualquier momento durante el cuatrimestre |
| | - email: en cualquier momento durante el cuatrimestre |
| | - Aula Cesga: Durante todo el cuatrimestre para suministro de material y recogida de trabajos |
| | - Comunicación presencial y a distancia por jitsi o Microsoft Teams: Durante las clases tanto presenciales como remotas, |
| | tanto de sesión magistral como de prácticas de laboratorio |
| | 4. Modificaciones en la evaluación |
| | Ninguna. Seguirán pesando un 100% los trabajos académicamente dirigidos, valorándose exactamente de la misma forma. |
| | *Observaciones de evaluación: |
| | Ninguna. |

| Competencias del título | | |
|-------------------------|---|--|
| Código | Competencias del título | |
| A1 | CE1 - Definir, evaluar y seleccionar la arquitectura y el software más adecuado para la resolución de un problema | |
| A2 | CE2 - Analizar y mejorar el rendimiento de una arquitectura o un software dado | |
| A4 | CE4 - Profundizar en el conocimiento de herramientas de programación y diferentes lenguajes en el campo de la computación de altas | |
| | prestaciones | |
| A5 | CE5 - Analizar, diseñar e implementar algoritmos y aplicaciones paralelas eficientes | |
| A7 | CE7 - Conocer las arquitecturas emergentes en el campo de la supercomputación | |
| B1 | CB6 - Poseer y comprender conocimientos que aporten una base u oportunidad de ser originales en el desarrollo y/o aplicación de ideas | |
| | a menudo en un contexto de investigación | |

5. Modificaciones de la bibliografía o webgrafía

Ninguna.

| B2 | CB7 - Que los estudiantes sepan aplicar los conocimientos adquiridos y su capacidad de resolución de problemas en entornos nuevos o |
|----|--|
| | poco conocidos dentro de contextos más amplios (o multidisciplinares) relacionados con su área de estudio |
| B5 | CB10 - Que los estudiantes posean las habilidades de aprendizaje que les permitan continuar estudiando de un modo que habrá de ser |
| | en gran medida autodirigido o autónomo. |
| B6 | CG1 - Ser capaz de buscar y seleccionar la información útil necesaria para resolver problemas complejos, manejando con soltura las |
| | fuentes bibliográficas del campo |
| B9 | CG4 - Ser capaz de planificar y realizar tareas de investigación, desarrollo e innovación en ámbitos relacionados con la computación de |
| | altas prestaciones |
| C1 | CT1 - Utilizar las herramientas básicas de las tecnologías de la información y las comunicaciones (TIC) necesarias para el ejercicio de su |
| | profesión y para el aprendizaje a lo largo de su vida |

| Resultados de aprendizaje | | | | |
|---|------|------------------|-----|--|
| Resultados de aprendizaje | Comp | Competencias del | | |
| | | título | | |
| Conocer optimizaciones avanzadas aplicables a programas paralelos | AP1 | BP1 | | |
| | AP2 | BP2 | | |
| | AP5 | BP5 | | |
| | | BP6 | | |
| | | BP9 | | |
| Controlar la afinidad y el balanceo de carga | AP5 | BP1 | CP1 | |
| | | BP2 | | |
| | | BP5 | | |
| | | BP6 | | |
| | | BP9 | | |
| Optimizar comunicaciones en sistemas de memoria distribuida | AP2 | BP1 | CP1 | |
| | AP4 | BP2 | | |
| | AP5 | BP5 | | |
| | | BP6 | | |
| | | BP9 | | |
| Realizar entrada/salida paralela | AP4 | BP1 | CP1 | |
| | AP5 | BP2 | | |
| | | BP5 | | |
| | | BP6 | | |
| | | BP9 | | |
| Programar sistemas con varios aceleradores hardware | AP4 | BP1 | CP1 | |
| | AP5 | BP2 | | |
| | AP7 | BP5 | | |
| | | BP6 | | |
| | | BP9 | | |
| Programar sistemas con memoria compartida/distribuida | AP4 | BP1 | CP1 | |
| | AP5 | BP2 | | |
| | AP7 | BP5 | | |
| | | BP6 | | |
| | | BP9 | | |

| Contenidos | |
|---|---------|
| Tema | Subtema |
| 1- Técnicas avanzadas de optimización de códigos paralelos. | - |
| 2- Control de afinidad y balanceo de carga. | - |

| 3- Optimización de comunicaciones en sistemas de memoria | - |
|--|---|
| distribuida. | |
| 4- Entrada/salida paralela. | - |
| 5- Programación híbrida para sistemas con varios | - |
| aceleradores hardware. | |
| 6- Programación híbrida para sistemas de memoria | - |
| compartida/distribuida. | |

| | Planificac | ión | | |
|--------------------------|-------------------------------------|--------------------|--|---------------|
| Metodologías / pruebas | Competéncias | Horas presenciales | Horas no presenciales / trabajo autónomo | Horas totales |
| Prácticas de laboratorio | A2 A5 C1 | 21 | 63 | 84 |
| Trabajos tutelados | A1 A2 A4 A5 A7 B1 B2 B5 B6 B9 C1 | 0 | 45 | 45 |
| Sesión magistral | A1 A4 A7 B1 | 20 | 0 | 20 |
| Atención personalizada | | 1 | 0 | 1 |

| Metodologías | | |
|--------------------|---|--|
| Metodologías | Descripción | |
| Prácticas de | En estas clases se realizan tareas dirigidas que permiten al alumno familiarizarse desde un punto de vista práctico con los | |
| laboratorio | contenidos expuestos en las clases teóricas. | |
| Trabajos tutelados | Realización de trabajos en los que el alumno tiene que emplear los conocimientos adquiridos para resolver distintos problemas de forma autónoma. | |
| Sesión magistral | Clases teóricas, en las que se expone el contenido de cada tema. El alumno dispondrá de todo el material necesario antes de la clase y el profesor promoverá una actitud activa, realizando preguntas que permitan aclarar aspectos concretos y dejando | |

cuestiones abiertas para la reflexión del alumno.

| Atención personalizada | | |
|------------------------|--|--|
| Metodologías | Descripción | |
| Trabajos tutelados | Tanto en las prácticas de laboratorio así como durante el desarrollo de los trabajos tutelados, los estudiantes podrán | |
| Prácticas de | presentar cuestiones, dudas, etc. El profesor/a, atendiendo la estas solicitudes, repasará conceptos, resolverá nuevos | |
| laboratorio | problemas o utilizará cualquier actividad que considere adecuada para resolver las cuestiones planteadas. | |
| | | |

| Evaluación | | | | |
|--------------------|-------------------|--|--------------|--|
| Metodologías | Competéncias | Descripción | Calificación | |
| Trabajos tutelados | A1 A2 A4 A5 A7 B1 | Calidad del trabajo y del progreso del alumno durante su realización | 100 | |
| | B2 B5 B6 B9 C1 | | | |

Observaciones evaluación

En las actividades de evaluación a distancia se les podrá requerir a los alumnos la aplicación de mecanismos que garanticen su identidad así como la autoría de los elementos evaluables presentados.

Todas las actividades de evaluación recogidas en esta guía conforman el proceso de evaluación continua de la asignatura. Ni las clases ni las actividades de evaluación requieren presencialidad del alumno. Esto, unido al hecho de que todos los materiales de la asignatura están disponibles en la plataforma web de educación del título, favorece el trabajo y la evaluación de los alumnos matriculados a tiempo parcial y con dispensa académica de exención de docencia.

Fuentes de información

| Básica | -Â Using Advanced MPI: Modern Features of the Message-Passing Interface. 2014. W. Gropp, T. Hoefler, R. Thakur, |
|----------------|--|
| | E. Lusk. MIT Press-Â Using OpenMP: The Next Step: Affinity, Accelerators, Tasking, and SIMD (Scientific and |
| | Engineering Computation). 2017. R. van der Pas, E. Stotzer, C. Terboven . MIT Press- OpenCL Programming |
| | Guide. 2011. A. Munshi, B. Gaster, T. G. Mattson, J. Fung, D. Ginsburg. Addison-Wesley/Pearson Education- Using |
| | Advanced MPI: Modern Features of the Message-Passing Interface. 2014. W. Gropp, T. Hoefler, R. Thakur, E. Lusk. |
| | MIT Press- Using OpenMP: The Next Step: Affinity, Accelerators, Tasking, and SIMD (Scientific and Engineering |
| | Computation). 2017. R. van der Pas, E. Stotzer, C. Terboven . MIT Press- OpenCL Programming Guide. 2011. A. |
| | Munshi, B. Gaster, T. G. Mattson, J. Fung, D. Ginsburg. Addison-Wesley/Pearson Education |
| | |
| Complementária | - Multi-core programming. 2006. S. Akhter e J. Roberts. Intel Press. - Professional CUDA C Programming. 2014. J. |
| | Cheng, M. Grossman, T. McKercher. Wross Multi-core programming. 2006. S. Akhter e J. Roberts. Intel Press |
| | Professional CUDA C Programming. 2014. J. Cheng, M. Grossman, T. McKercher. Wross. |

| | Recomendaciones |
|----------------------------------|---|
| | Asignaturas que se recomienda haber cursado previamente |
| Programación Paralela/61447310 | 2 |
| Programación de Arquitecturas He | eterogéneas/614473103 |
| | Asignaturas que se recomienda cursar simultáneamente |
| | A signatures and continues alternation |
| | Asignaturas que continúan el temario |
| Trabajo Fin de Máster/614473111 | |
| | Otros comentarios |

Debido a la fuerte interrelación entre la parte teórica y la parte práctica, y a la progresividad en la presentación de conceptos muy relacionados entre sí en la parte teórica, es recomendable dedicar un tiempo de estudio o repaso diario. En esta materia se hará un uso intensivo de herramientas de comunicación on line: videoconferencia, correo electrónico, chat, etc.

(*) La Guía Docente es el documento donde se visualiza la propuesta académica de la UDC. Este documento es público y no se puede modificar, salvo cosas excepcionales bajo la revisión del órgano competente de acuerdo a la normativa vigente que establece el proceso de elaboración de guías