



Teaching Guide

Identifying Data					2023/24
Subject (*)	Fundamentals of Electronic Circuits		Code	770G01018	
Study programme	Grao en Enxeñaría Eléctrica				
Descriptors					
Cycle	Period	Year	Type	Credits	
Graduate	2nd four-month period	Second	Obligatory	6	
Language	SpanishGalician				
Teaching method	Face-to-face				
Prerequisites					
Department	Enxeñaría Industrial				
Coordinador	Zayas Gato, Francisco	E-mail	f.zayas.gato@udc.es		
Lecturers	Quintían Pardo, Héctor Rivas Rodriguez, Juan Manuel Zayas Gato, Francisco	E-mail	hector.quintian@udc.es m.rivas@udc.es f.zayas.gato@udc.es		
Web					
General description	Análise de circuitos electrónicos básicos. Estudo dos diferentes compoñentes activos e pasivos usados na enxeñaría electrónica.				

Study programme competences

Code	Study programme competences

Learning outcomes

Learning outcomes	Study programme competences		
Coñecer os fundamentos da electrónica	A16	B1 B2 B3 B4 B5 B6 B7 B8 B9 B10 B11 B12	C1 C2 C5 C7

Contents

Topic	Sub-topic
Compoñentes electrónicos	-
Amplificadores.	-
Filtros	-
Semicondutores	-
Transistores	-
Análise e simulación de circuitos	Simulación de circuitos e diseño de placas PCB mediante software específico

Planning

Methodologies / tests	Competencies	Ordinary class hours	Student?s personal work hours	Total hours



Guest lecture / keynote speech	A16 B1 B2	30	12	42
Problem solving	A16 B1 B2	11	22	33
Objective test	A16 B2 B1	6	18	24
Laboratory practice	A16 B1 B2 B3 B5 B6 C2 C5	9	14	23
Supervised projects	A16 B1 B2 B3 B4 B5 B7 B8 B9 B10 B11 B12 C1 C7	10	15	25
Personalized attention		3	0	3

(*)The information in the planning table is for guidance only and does not take into account the heterogeneity of the students.

Methodologies	
Methodologies	Description
Guest lecture / keynote speech	Nas sesións maxistras desénrolanse os contidos da asignatura tanto a nivel teórico como práctico.
Problem solving	Durante as sesións maxistras plantéxanse supostos prácticos pra a súa resolución. Na devandita resolución foméntase a participación do alumno.
Objective test	A proba obxectiva escrita ten como finalidade comprobar si o alumno adquiriu as competencias fixadas como objetivo desta asignatura.
Laboratory practice	Metodoloxía que permite que os estudantes aprendan efectivamente a través da realización de actividades de carácter práctico, tales como demostracións, exercicios, experimentos e investigacións.
Supervised projects	Realización do deseño, simulación e implementación físico de a lo menos un circuito electrónico seguindo as especificacións propostas polo profesor.

Personalized attention	
Methodologies	Description
Laboratory practice Guest lecture / keynote speech Problem solving Supervised projects	Asociado ás clases expositivas, exposición oral e sesións prácticas, cada alumno dispón das correspondentes titorías personalizadas para resolver as posibles dúbidas e/ou problemas. Isto é, ademais das titorías que a UDC encarga a cada profesor, ás que tamén ten dereito o alumnado. O alumnado con recoñecemento de dedicación a tempo parcial e exención académica de asistencia poderá realizar sesións periódicas co coordinador da materia a través de Microsoft Teams ou correo electrónico.

Assessment			
Methodologies	Competencies	Description	Qualification
Laboratory practice	A16 B1 B2 B3 B5 B6 C2 C5	Realización das tarefas establecidas na materia, no marco desta metodoloxía. Examen tipo proba de laboratorio.	10
Objective test	A16 B2 B1	Examen tipo proba obxectiva	70
Supervised projects	A16 B1 B2 B3 B4 B5 B7 B8 B9 B10 B11 B12 C1 C7	Realización de traballos establecidas na materia, no marco desta metodoloxía	20

Assessment comments
.

Sources of information



Basic	Floyd T.L (2000). Fundamentos de Sistemas Digitales. Prentice-Hall, 7ª EdHambley, Allan (2002). Electrónica. Prentice-HallNorbert R. Malik, Circuitos Electrónicos Análisis, Simulación y Diseño, Prentice Hall , 1998Savant, Rodin & Carpenter. Diseño Electrónico.Pallas Areny. Sensores y acondicionadores de señal. MarcomboRecursos disponibles en Moodle (tutoriales, problemas, software, FAQ, tutorias online etc.)
Complementary	Maloney, Timothy J(1997). Electrónica Industrial Moderna.Prentice-Hall, 3ª Ed Roy W. Godoy, OrCAD PSpice para Windows Volumen I: Circuitos DC y AC, Prentice Hall, 2003, Capítulo de libro Roy W. Godoy, OrCAD PSpice para Windows Volumen II: Dispositivos, circuitos y amplificadores operacionales, Prentice Hall, 2003, Capítulo de libro Roy W. Godoy, OrCAD PSpice para Windows Volumen III: Datos y comunicaciones digitales, Prentice Hall, 2003, Capítulo de libro

Recommendations

Subjects that it is recommended to have taken before

Calculus/770G01001

Differential Equations/770G01011

Fundamentos de Electricidade/770G02013

Subjects that are recommended to be taken simultaneously

Automatic Control Systems/770G01017

Subjects that continue the syllabus

Analog Electronics/770G01022

Other comments

Segundo se recolle nas distintas normativas de aplicación para a docencia universitaria deberase incorporar a perspectiva de xénero nesta materia (usarase linguaxe non sexista, utilizarase bibliografía de autores/as de ambos sexos, propiciarse a intervención en clase de alumnos e alumnas...) Traballarse para identificar e modificar prexuízos e actitudes sexistas e influirase na contorna para modificalos e fomentar valores de respecto e igualdade. Deberanse detectar situacións de discriminación por razón de xénero e proporanse accións e medidas para corrixilas.

(*)The teaching guide is the document in which the URV publishes the information about all its courses. It is a public document and cannot be modified. Only in exceptional cases can it be revised by the competent agent or duly revised so that it is in line with current legislation.