



Teaching Guide				
Identifying Data				2023/24
Subject (*)	Graduation Project /Bachelor Thesis		Code	770G01045
Study programme	Grao en Enxeñaría Electrónica Industrial e Automática			
Descriptors				
Cycle	Period	Year	Type	Credits
Graduate	2nd four-month period	Fourth	Obligatory	12
Language	SpanishGalician			
Teaching method	Face-to-face			
Prerequisites				
Department	Ciencias da Computación e Tecnoloxías da InformaciónComputaciónEmpresaEnxeñaría IndustrialEnxeñaría Naval e IndustrialFísica e Ciencias da TerraMatemáticasQuímica			
Coordinador	Zayas Gato, Francisco	E-mail	f.zayas.gato@udc.es	
Lecturers	Abad López, María José Arce Fariña, María Elena Ares Pernas, Ana Isabel Bouza Padin, Rebeca Calvo Rolle, Jose Luis Casteleiro Roca, José Luis Chouza Gestoso, Jesus Diego Couce Casanova, Antonio Fernández Ibáñez, María Isabel Fontenla Romero, Oscar Gonzalez Filgueira, Gerardo González Rodríguez, María Victoria Graña Lopez, Manuel angel Jove Pérez, Esteban Leira Rejas, Alberto Jose López Vázquez, José Antonio Masdias y Bonome, Antonio Meizoso López, Maria del Carmen Michelena Grandío, Álvaro Montero Rodríguez, María Belén Perez Castelo, Francisco Javier Piñon Pazos, Andres Jose Quintián Pardo, Héctor Ramirez Gomez, Maria del Carmen Rico Varela, Maite Rivas Rodriguez, Juan Manuel Rodríguez García, Juan de Dios Vega Vega, Rafael Alejandro Velo Sabin, Jose Maria Zayas Gato, Francisco	E-mail	maria.jose.abad@udc.es elena.arce@udc.es ana.ares@udc.es rebeca.bouza@udc.es jose.rolle@udc.es jose.luis.casteleiro@udc.es jesus.chouza@udc.es antonio.coucec@udc.es isabel.fibanez@udc.es oscar.fontenla@udc.es gerardo.gonzalez@udc.es victoria.gonzalez.rodriguez@udc.es manuel.grana@udc.es esteban.jove@udc.es alberto.leira@udc.es jose.lopez@udc.es antonio.masdias@udc.es carmen.meizoso@udc.es alvaro.michelena@udc.es belen.montero@udc.es francisco.javier.perez.castelo@udc.es andres.pinon@udc.es hector.quintian@udc.es carmen.ramirez@udc.es maite.rico@udc.es m.rivas@udc.es de.dios.rodriguez@udc.es rafael.alejandro.vega.vega@udc.es jose.velo@udc.es f.zayas.gato@udc.es	
Web	https://www.udc.es/gl/epef/gaos/tfg-tfm/			
General description	O Tráballo Fin de Grao é un traballo realizado polo alumno, preceptivo para a obtención do título universitario. Este traballo realízase baixo a dirección dun titor. Na súa realización o alumno aplica os coñecementos adquiridos ao longo da súa formación para dar unha solución técnica propia da titulación. O traballo deberá versar fundamentalmente sobre os temas ou os aspectos profesionais propios da especialidade de Electrónica Industrial.			



Code	Study programme competences / results
A1	Capacidade para a redacción, firma, desenvolvemento e dirección de proxectos no ámbito da enxeñaría industrial, e en concreto da especialidade de electrónica industrial.
A2	Capacidade para planificar, presupostar, organizar, dirixir e controlar tarefas, persoas e recursos.
A3	Capacidade para realizar medicións, cálculos, valoracións, taxacións, peritaxes, estudos e informes.
A4	Capacidade de xestión da información, manexo e aplicación das especificacións técnicas e da lexislación necesarias no exercicio da profesión.
A5	Capacidade para analizar e valorar o impacto social e medioambiental das solucións técnicas actuando con ética, responsabilidade profesional e compromiso social, e buscando sempre a calidade e mellora continua.
A36	TFG:Capacidade para a elaboración, presentación e defensa, ante un tribunal universitario, dun exercicio orixinal consistente nun proxecto no ámbito da Enxeñaría Industrial de natureza profesional en que se sinteticen e integren as competencias adquiridas nas ensinanzas.
B1	Capacidade de resolver problemas con iniciativa, toma de decisións, creatividade e razoamento crítico.
B2	Capacidade de comunicar e transmitir coñecementos, habilidades e destrezas no campo da enxeñaría industrial.
B4	Capacidade de traballar e aprender de forma autónoma e con iniciativa.
B5	Capacidade para empregar as técnicas, habilidades e ferramentas da enxeñaría necesarias para a práctica desta.
C1	Expresarse correctamente, tanto de forma oral coma escrita, nas linguas oficiais da comunidade autónoma.
C2	Utilizar as ferramentas básicas das tecnoloxías da información e as comunicacións (TIC) necesarias para o exercicio da súa profesión e para a aprendizaxe ao longo da súa vida.
C5	Valorar criticamente o coñecemento, a tecnoloxía e a información dispoñible para resolver os problemas cos que deben enfrontarse.
C6	Asumir como profesional e cidadán a importancia da aprendizaxe ao longo da vida.
C7	Valorar a importancia que ten a investigación, a innovación e o desenvolvemento tecnolóxico no avance socioeconómico e cultural da sociedade.

Learning outcomes			
Learning outcomes	Study programme competences / results		
É capaz de elaborar, presentar e defender de maneira individual un exercicio orixinal de carácter profesional no ámbito da Enxeñaría Electrónica como demostración e síntese das competencias adquiridas nos ensinamentos.	A1 A2 A3 A4 A5 A36	B1 B4 B5	C1 C2 C5 C6 C7
Aplica as competencias adquiridas á realización dunha tarefa de forma autónoma. Identifica a necesidade da aprendizaxe continua e desenvolve unha estratexia propia para levalo a cabo		B1 B4 B5	C2 C5 C6 C7
Planifica e utiliza a información necesaria para un proxecto ou traballo académico a partir dunha reflexión crítica sobre os recursos de información utilizados	A2 A4	B4	C2 C5
É capaz de empregar as técnicas, habilidades e ferramentas da Enxeñaría Electrónica necesarias para a práctica da mesma	A36	B5	
Comunicase de maneira clara e eficiente en presentacións orais e escritas sobre temas complexos, adaptándose á situación, ao tipo de público e aos obxectivos da comunicación.	A2 A3 A36	B2	C1

Contents	
Topic	Sub-topic



<p>Exercicio orixinal a realizar individualmente e presentar e defender ante un tribunal, consistente nun proxecto no ámbito das tecnoloxías específicas da Enxeñaría Industrial de natureza profesional no que se sintetizen e integren as competencias adquiridas na titulación.</p>	<p>O TFG supón a realización, por parte de cada estudante e de forma individual, de un proxecto, unha memoria ou un estudo concreto baixo a supervisión dun ou máis directores. Neste traballo deben integrarse e desenvolverse os contidos formativos recibidos, así como as capacidades, competencias e habilidades adquiridas durante o período de docencia do Grao.</p> <p>O TFG deberá estar orientado a aplicar as competencias académicas xerais asociadas a o título de Grao en Enxeñaría en Electrónica Industrial e Automática, adquiridas durante o período de docencia do Grao.</p> <p>O tema obxecto do TFG, tanto en o seu nivel como na súa extensión e obxectivos, deberá corresponderse coa carga docente asignada ao mesmo no plan de estudos.</p> <p>O TFG non ten natureza de un traballo investigador, pero a titularidade dos dereitos de propiedade intelectual, de ser o caso, corresponderán a quen o realizara segundo queda recollido no apartado h) do artigo 8 do RD 1971/2010 do 30 de decembro, por o que se aproba o Estatuto do estudante universitario. Calquera outra fórmula deberá axustarse a as condicións previstas en a lexislación vixente.</p>
----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------	-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------

Planning				
Methodologies / tests	Competencies / Results	Teaching hours (in-person & virtual)	Student's personal work hours	Total hours
Supervised projects	A1 A2 A3 A4 A5 A36 B1 B2 B4 B5 C1 C2 C5 C6 C7	4	281	285
Personalized attention		15	0	15

(*)The information in the planning table is for guidance only and does not take into account the heterogeneity of the students.

Methodologies	
Methodologies	Description
Supervised projects	Traballo orixinal a realizar individualmente e presentar e defender ante un tribunal, consistente nun proxecto no ámbito das tecnoloxías específicas da Enxeñaría Industrial de natureza profesional no que se sintetizen e integren as competencias adquiridas na titulación.

Personalized attention	
Methodologies	Description
Supervised projects	<p>É misión do titor:</p> <p>Expoñerlle ao alumno, cuxa titoría exerza, as características do traballo e orientalo no seu desenvolvemento.</p> <p>Realizar un seguimento da elaboración do TFG e velar polo cumprimento dos obxectivos fixados.</p> <p>Autorizar a presentación e defensa do TFG.</p> <p>Emitir un informe valorando o cumprimento dos obxectivos do proxecto, a dedicación ao mesmo, e demais aspectos para ter en conta na realización do TFG.</p>

Assessment			
Methodologies	Competencies / Results	Description	Qualification



Supervised projects	A1 A2 A3 A4 A5 A36 B1 B2 B4 B5 C1 C2 C5 C6 C7	<p>O Regulamento para a realización do Traballo de Fin de Grao da EPEF establecer as bases de actuación e os procedementos de traballo relativos á asignación, presentación, defensa e cualificación do traballo de fin de grao.</p> <p>https://www.udc.es/export/sites/udc/epef/.galleries/EPEF/Reglamento_TFG_TFM_EPEF.pdf_2063069239.pdf</p> <p>No documento denominado Procedemento para a Proposta, Asignación, Presentación e Defensa de TFG/TFM?s desenvólvese o Regulamento de Traballo Fin de Grao (TFG) da EPEF e establece o procedemento para a solicitude, defensa e cualificación dos TFG/TFM. Inclúe unha rúbrica cos criterios para valorar por cada membro do tribunal.</p> <p>https://www.udc.es/export/sites/udc/epef/.galleries/EPEF/Procedimiento-TFG_TFM-EPEF_completo_v1.pdf_2063069239.pdf</p>	100
Others			

Assessment comments

O alumnado con recoñecemento de dedicación a tempo parcial e dispensa académica de exención de asistencia, segundo establece a "NORMA QUE REGULA Ou RÉXIME DE DEDICACIÓN AO ESTUDO DÚAS ESTUDANTES DE GRAO NA UDC (Arts. 2.3; 3. b; 4.3 e 7.5)(04/05/2017)" terá os mesmos criterios de avaliación que o resto do alumnado.

Regulamento TFG: https://www.udc.es/export/sites/udc/epef/.galleries/EPEF/Reglamento_TFG_TFM_EPEF.pdf_2063069239.pdf

Procedemento para a Proposta, Asignación, Presentación e Defensa de TFG/TFM?s: https://www.udc.es/export/sites/udc/epef/.galleries/EPEF/Procedimiento-TFG_TFM-EPEF_completo_v1.pdf_2063069239.pdf

Sources of information

Basic	
Complementary	

Recommendations

Subjects that it is recommended to have taken before

Subjects that are recommended to be taken simultaneously

Subjects that continue the syllabus

Other comments

Os requisitos de matrícula e presentación do TFG están recollidos na Normativa reguladora da matrícula e a defensa do traballo fin de grao (TFG) e do traballo fin de máster universitario (TFM). https://www.udc.es/export/sites/udc/normativa/_galeria_down/academica/matricula_defensa_fin_grao.pdf_2063069294.pdf

(*)The teaching guide is the document in which the URV publishes the information about all its courses. It is a public document and cannot be modified. Only in exceptional cases can it be revised by the competent agent or duly revised so that it is in line with current legislation.